



Riferimento di tensione a basso consumo e a bassa tensione di alimentazione.

Progettazione di un voltage reference a basso consumo e in grado di lavorare con tensioni di alimentazioni $<1V$



- Imparare ad usare ambiente di sviluppo di progettazione della cadence (Virtuoso), tool di simulazione della Mentor (EldoD), visualizzatori grafici come Xelga (Mentor).
- Utilizzare tecnologie presenti nel portafoglio ST.
- Sperimentare tecniche circuitali innovative finalizzate alla progettazione di un riferimento di tensione a basso consumo ($<100nA$) e a bassa tensione di alimentazione $<1V$



- Conoscenza di fondamenti di elettronica analogica, in particolare dei riferimenti di tensione.
- Esperienza base di simulatori per esempio spice, spectre.
- Capacità di lavorare in gruppo.
- Buona conoscenza della lingua inglese.